

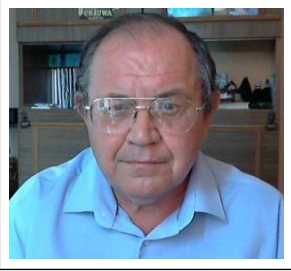


**СИЛАБУС** навчальної дисципліни  
**«Пристрої комп'ютерної пам'яті»**

**Спеціальність: 123 «Комп'ютерна інженерія»**  
**Галузь знань: 12 «Інформаційні технології»**



<b>Рівень вищої освіти</b>	Перший (бакалаврський)
<b>Статус дисципліни*</b>	<b>Навчальна дисципліна вибіркового компонента фахового переліку</b>
<b>Семестр</b>	Весняний семестр
<b>Обсяг дисципліни, кредити ЄКТС/загальна кількість годин</b>	3 кредити/90 годин
<b>Мова викладання</b> (українська, англійська)	українська
<b>Що буде вивчатися (предмет навчання)</b>	<i>Предмет вивчення:</i> місце і роль запам'ятовуючих пристроїв у комп'ютерній архітектурі
<b>Чому це цікаво/потрібно вивчати (мета)</b>	<i>Навчальний курс зацікавить тих, хто:</i> <ul style="list-style-type: none"> <li>• бажає набути глибокого розуміння комп'ютерної архітектури</li> <li>• навчитися будувати комп'ютерні комплекси, оптимальні за критерієм ціна/якість</li> <li>• бути у курсі сучасних тенденцій у галузі зберігання даних</li> </ul>
<b>Чому можна навчитися (результати навчання)</b>	<i>Результати навчання:</i> розуміння та навички побудови сучасних систем зберігання даних
<b>Як можна користуватися набутими знаннями і уміннями (компетентності)</b>	Побудова, конфігурування та ре-конфігурування складних систем зберігання даних
<b>Навчальна логістика</b>	<p><b>Зміст дисципліни:</b> Історичний огляд розвитку комп'ютерних запам'ятовуючих пристроїв. Розгляд різновидів комп'ютерних архітектур з огляду на типи використовуваних пристроїв пам'яті. Аналіз принципів оптимізації використання комп'ютерної пам'яті. Вивчення прикладів практичного побудови гарантоздатних конфігурацій запам'ятовуючих пристроїв.</p> <p><b>Види занять:</b> лекції, лабораторні роботи</p> <p><b>Методи навчання:</b> презентація, групова дискусія, кейс.</p> <p><b>Форми навчання:</b> заочна, очна (+Google Class +онлайн-підтримка Google meet, Вайбер)</p>

<b>Пререквізити</b>	Знання з основ архітектури комп'ютерів
<b>Пореквізити</b>	Знання та навички можуть бути використані для побудови, конфігурування та ре-конфігурування складних систем зберігання даних. Навчальний курс пов'язаний з дисципліною «Архітектура комп'ютерів».
<b>Інформаційне забезпечення з фонду та репозитарію НТБ НАУ</b>	<p><b>Начальна та наукова література:</b></p> <ol style="list-style-type: none"> <li>1. Стівен В. Міллер. Пам'ять і технології зберігання. — Монтвейл: AFIPS Press, 1977. — ISBN.</li> <li>2. Пам'ять і технології зберігання. — Олександрія, Вірджинія: Time Life Books, 1988. — ISBN.</li> <li>3. Мельник А.О. Архітектура комп'ютера.- Луцьк: Волинська обласна друкарня, 2008.- 470 с.</li> <li>4. Масляк Б.О. Опорний конспект лекцій з курсу «Архітектура комп'ютера» для студентів спеціальності 123 «комп'ютерна інженерія» – <a href="https://moodle.tneu.edu.ua/login/index.php">https://moodle.tneu.edu.ua/login/index.php</a></li> </ol>
<b>Локація та матеріальнотехнічне забезпечення</b>	Лабораторія кафедри 5.209. Презентації, діагностичні методики, тренінгові техніки
<b>Семестровий контроль, екзаменаційна методика</b>	Диференційований залік
<b>Кафедра</b>	Комп'ютерних систем та мереж
<b>Факультет</b>	Кібербезпеки, комп'ютерної та програмної інженерії
<b>Викладач(і)</b>	<div style="display: flex; align-items: center;">  <div> <p><b>Телешко Ігор Васильович</b>  <b>Посада:</b> доцент  <b>Вчене звання:</b> к.т.н  <b>Науковий ступінь:</b>  <b>Профайл викладача</b>  <b>Тел.:</b> 044-290-51-04, 098-724-32-71  <b>E-mail:</b> <a href="mailto:ihor.teleshko@npp.nau.edu.ua">ihor.teleshko@npp.nau.edu.ua</a>  <b>Робоче місце:</b> 5.118</p> </div> </div>
<b>Оригінальність навчальної дисципліни</b>	Розгляд глибинних аспектів комп'ютерної та архітектури систем зберігання даних
<b>Лінк на дисципліну</b>	